



En el año 1999 finalicé mis estudios de Licenciado con grado en CC. Físicas por la Universidad de Santiago de Compostela (USC) y en el año 2000 finalicé mis estudios de Ingeniero en Electrónica por la Universidad Complutense de Madrid (UCM). En noviembre de 2000 me incorporé como Profesor Ayudante al Departamento de Arquitectura de Computadores y Automática de la Facultad de Informática de la UCM. En 2006 realicé la defensa de mi tesis doctoral titulada *Mecanismos Adaptativos para la Captación de Instrucciones en Procesadores Superescalares*. Tras ocupar varias plazas de profesor universitario (profesor ayudante, profesor colaborador, profesor contratado doctor), desde el año 2012 ocupo una plaza de Titular de Universidad en la Facultad de Informática de la UCM.

Como investigador, he dirigido 3 tesis doctorales y múltiples proyectos de máster. He publicado más de 50 artículos en revistas y congresos internacionales, muchos de ellos de alto impacto. Tengo reconocidos 3 sexenios de investigación y desde el año 2000 he participado ininterrumpidamente en diversos proyectos de investigación. También he sido IP de dos contratos Artículo 83 con la empresa Imagination Technologies, el segundo de los cuales está actualmente en realización.

Como docente, he impartido múltiples asignaturas de licenciatura, ingeniería, grado y máster, tanto en la UCM como en algunas universidades extranjeras. También he dirigido numerosos proyectos y trabajos fin de carrera/grado. Siempre he obtenido evaluaciones positivas de mi docencia, destacando varias evaluaciones muy positivas y una evaluación excelente.

En cuanto a mi actividad de gestión, entre los años 2006 y 2015 fui Secretario Académico del Departamento de Arquitectura de Computadores y Automática. Desde el año 2017 hasta el año 2018 fui Subdirector del mismo Departamento. Desde el año 2018 ocupo el cargo de Vicedecano de RREE e Investigación de la Facultad de Informática.